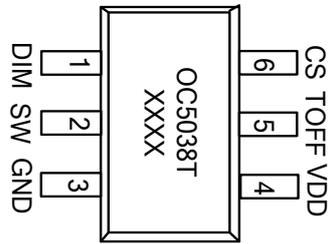


封装及管脚分配



管脚描述

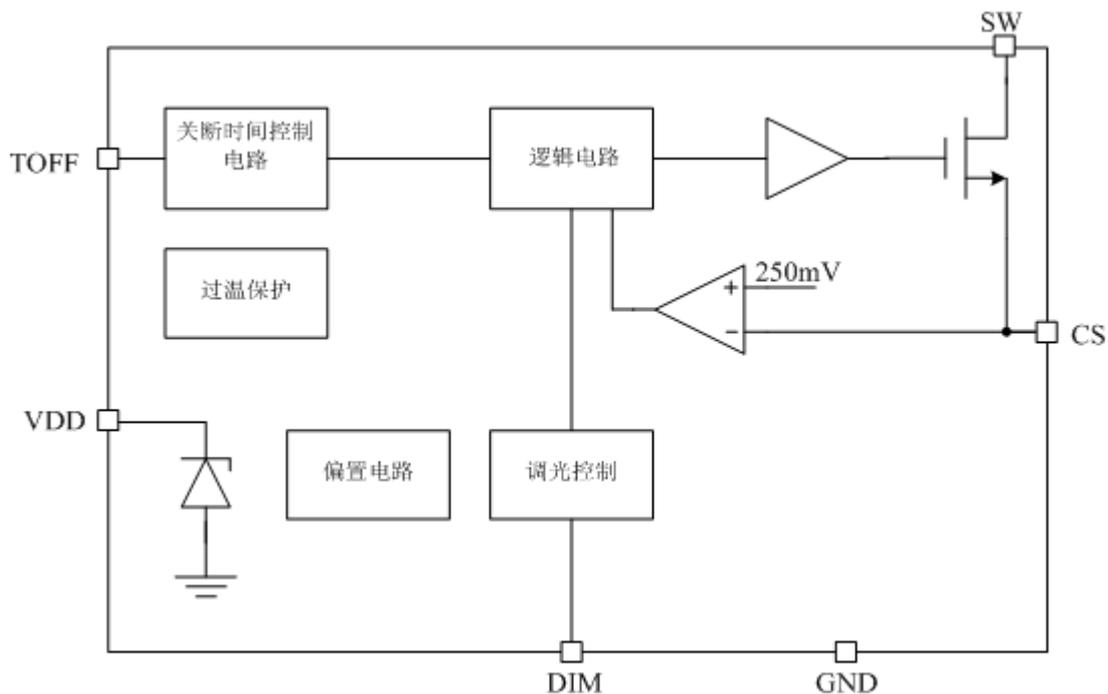
| 管脚号 | 管脚名 | 描述 |
|-----|------|---|
| 1 | DIM | 调光脚，支持 PWM 调光及线性调光。DIM 接地则关断输出；DIM 电压高过 3.1V 则电流 100% 输出。 |
| 2 | SW | 开关脚，接内置 MOS 管漏极。 |
| 3 | GND | 接地 |
| 4 | VDD | 芯片电源 |
| 5 | TOFF | 关断时间设置 |
| 6 | CS | 电感峰值电流检测脚 |

极限参数 (注1)

| 符号 | 描述 | 参数范围 | 单位 |
|----------------------|--------------------|--------------|----|
| VDD | VDD 端最大电压 | 5.5 | V |
| V _{MAX} | DIM、TOFF 和 CS 脚的电压 | -0.3~VDD+0.3 | V |
| VSW | SW 脚最大电压 | 90 | V |
| P _{SOT23-6} | SOT23-6 封装最大功耗 | 0.3 | W |
| T _A | 工作温度范围 | -20~85 | °C |
| T _{STG} | 存储温度范围 | -40~120 | °C |
| T _{SD} | 焊接温度范围(时间小于 30 秒) | 240 | °C |
| V _{ESD} | 静电耐压值 (人体模型) | 2000 | V |

注 1: 极限参数是指超过上表中规定的工作范围可能会导致器件损坏。而工作在以上极限条件下可能会影响器件的可靠性。

内部电路方框图



电特性

除非特别说明, $V_{DD}=5.5V$, $T_A=25^{\circ}C$

| 参数 | 符号 | 测试条件 | 最小值 | 典型值 | 最大值 | 单位 |
|------------|----------------|-----------------|-----|-----|-----|-------------|
| 电源电压 | | | | | | |
| VDD 钳位电压 | V_{DD} | $I_{VDD}<10mA$ | | 5.5 | | V |
| 欠压保护电压 | V_{DD_UVLO} | V_{DD} 上升 | | 2.6 | | V |
| 欠压保护迟滞 | V_{DD_HYS} | | | 0.4 | | V |
| 电源电流 | | | | | | |
| 工作电流 | I_{OP} | $F_{OP}=200KHz$ | | 1.5 | | mA |
| 待机输入电流 | I_{INQ} | 无负载, EN 为低电平 | | 200 | | uA |
| 峰值电流采样 | | | | | | |
| VCS 阈值 | V_{CS_TH} | | 240 | 250 | 260 | mV |
| 关断时间 | | | | | | |
| 最小关断时间 | T_{OFF_MIN} | TOFF 脚无外接电容 | | 650 | | ns |
| DIM 调光 | | | | | | |
| 线性调光范围 | V_{DIM} | | 1.1 | | 3.1 | V |
| DIM 关断电压 | | | | 0.9 | | V |
| 内置 MOS 开关管 | | | | | | |
| MOS 管耐压 | V_{DS} | | 85 | 90 | 100 | V |
| MOS 管导通内阻 | $R_{DS(ON)}$ | $V_{GS}=5V$ | | 210 | | mΩ |
| 过温保护 | | | | | | |
| 过温调节 | OTP_TH | | | 140 | | $^{\circ}C$ |

应用指南

工作原理

OC5038T 采用峰值电流检测和固定关断时间的控制方式。电路工作在开关管导通和关断两种状态。

参见首页所示的典型应用电路图，当MOS开关管处于导通状态时，输入电压 V_{IN} 通过LED灯、电感 L_1 、MOS开关管、电流检测电阻 R_{CS} 对电感充电，流过电感的电流随充电时间逐渐增大，当电流检测电阻 R_{CS} 上的电压降达到电流检测阈值电压 V_{CS_TH} 时，控制电路关断MOS开关管。当MOS开关管处于关断状态时，电感通过由LED灯、续流二极管以及电感自身组成的环路对电感储能放电。MOS开关管在关断一个固定的时间 T_{OFF} 后，重新回到导通状态，并重复以上导通与关断过程。

T_{OFF} 设置

固定关断时间可由连接到TOFF引脚端的电容 C_{OFF} 设定：

$$T_{OFF} = 0.51 * 150K\Omega * (C_{OFF} + 8pF) + T_D$$

其中 $T_D=61ns$ 。

如果不外接 C_{OFF} ，内部将关断时间设定为 650ns。

输出电流设置

LED输出电流由电流采样 R_{CS} 以及 T_{OFF} 等参数设定：

$$I_{LED} = \frac{0.25}{R_{CS}} - \frac{V_{LED} * T_{OFF}}{2L_1}$$

其中 V_{LED} 是LED的正向导通压降， L_1 是电感值。

电感取值

为保证系统的输出恒流特性，电感电流应工作在连续模式，要求的最小电感取值为：

$$L_1 > 4V_{LED} * T_{OFF} * R_{CS}$$

系统工作频率

系统工作频率 F_s 由下式确定：

$$F_s = \frac{V_{IN} - V_{LED}}{V_{IN} * T_{OFF}}$$

DIM 调光脚

OC5038T可通过DIM脚进行调光。DIM脚支持PWM调光及线性调光。当DIM脚接地，芯片关断LED输出；当DIM脚电压高过 3.1V，LED输出 100%电流。DIM脚线性调光范围在 1.1-3.1V。当不需要调光功能时，DIM脚应接高电平，DIM脚不允许悬空。在采用线性调光时，

DIM脚对地应接一个小电容（例如 10nF以上电容）。

芯片布局考虑

电流检测电阻RCS到芯片CS引脚以及GND引脚的连线需尽量粗而短，以减小连线寄生电阻对输出电流精度的影响。

供电电阻选择

OC5038T通过供电电阻 R_{VDD} 对芯片VDD供电。

$$R_{VDD} = \frac{V_{IN} - V_{DD}}{I_{VDD}}$$

其中VDD取 5.5V, I_{VDD} 典型值取 2mA, V_{IN} 为输入电压。当开关频率设置的较高时，芯片工作电流会增大，相应地应减小供电电阻取值。

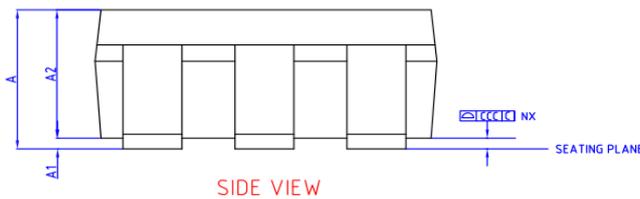
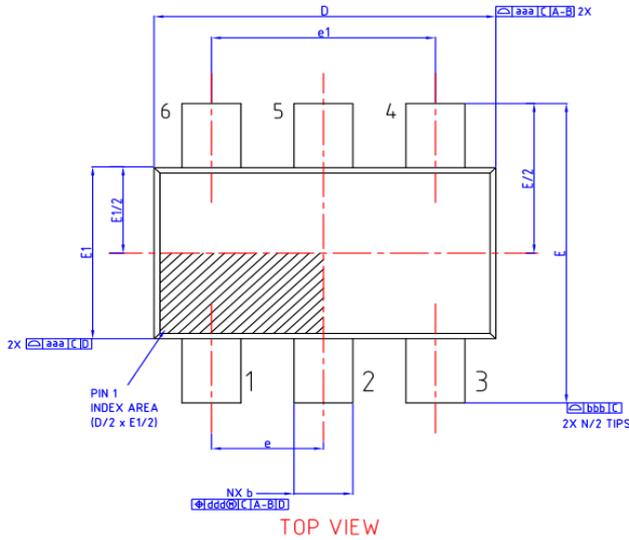
芯片内部接VDD脚的稳压管最大钳位电流不超过 10mA，应注意 R_{VDD} 的取值不能过小，以免流入VDD的电流超过允许值，否则需外接稳压管钳位。

过温保护

当芯片温度过高时，系统会限制输入电流峰值，典型情况下当芯片内部温度超过 140 度以上时，过温调节开始起作用：随温度升高输入峰值电流逐渐减小，从而限制输入功率，增强系统可靠性。

封装信息

SOT23-6



| DIMENSION IN MM(SOT23,6L) | | | |
|---------------------------|----------|-------|-------|
| SYMBOL | MIN | NOM | MAX |
| A | 0.95 | 1.30 | 1.40 |
| A1 | 0.050 | 0.100 | 0.150 |
| A2 | 0.90 | 1.20 | 1.25 |
| A3 | 0.783BSC | | |
| A4 | 0.417BSC | | |
| b | 0.30 | 0.35 | 0.50 |
| b1 | 0.30 | 0.40 | 0.45 |
| c | 0.08 | 0.152 | 0.220 |
| c1 | 0.08 | 0.13 | 0.20 |
| D | 2.80 | 2.90 | 3.00 |
| e | 0.95BSC | | |
| e1 | 1.90BSC | | |
| E | 2.60 | 2.80 | 3.00 |
| E1 | 1.50 | 1.60 | 1.70 |
| L | 0.30 | 0.45 | 0.60 |
| L1 | 0.60REF | | |
| L2 | 0.25BSC | | |
| θ | 4° | | |
| $\theta1$ | 5° | 10° | 15° |

| SYMBOL | TOLERANCES OF FORM AND POSITION |
|--------|---------------------------------|
| aaa | 0.15 |
| bbb | 0.20 |
| ccc | 0.10 |
| ddd | 0.20 |

NOTE:

1. Body dimension not include mold flash or protrusion
Mold flash or protrusion shall not exceed 0.15mm per side.
2. Falls within JEDEC MO-178 variation AB
3. Basic common dimension sheet plating thickness for pre-plating
For Tin plating product ,Tin plating thickness is 0.01mm - 0.018mm

